

Prelucrarea Logica a Informatiei Binare

Acest **laborator** prezinta **Prelucrarea Logica a Informatiei Binare**.

In acest PDF poti vizualiza cuprinsul si bibliografia (daca sunt disponibile) si aproximativ doua pagini din documentul original.

Arhiva completa de pe site contine un fisier, intr-un numar total de **57 pagini**.

Fisierele documentului original au urmatoarele extensii: doc.

Cuprins

Porti logice, bistabile, sumatoare, circuite de comutatie combinationala, memorii, etc.
Diagrame, Scheme Logice, tabele de adevar, etc.

Extras

Specificarea modului de implementare pentru un PLA nu se face bineinteles desenand structura echivalenta. Se construiesc o tabela speciala pentru programarea circuitului PLA. Aceasta tabela este formata din doua tipuri de intrari:

intrari care descriu produsele realizate de catre fiecare poarta SI si intrari care descriu sumele realizate de catre fiecare poarta SAU.

Se observa ca pentru fiecare poarta SI exista n intrari (corespunzatoare fiecarui semnal de intrare), fiecare intrare poate avea valorile 1,0,-.

Daca o variabila se conecteaza direct (complementat) valoarea intrarii este 1(0), daca o variabila m se conecteaza la poarta respectiva valoarea este "-". Se observa ca pentru fiecare poarta SAU exista x intrari (corespunzatoare fiecarei porti SI), fiecare intrare poate avea valoarea 1 sau -. Daca iesirea portii SI se conecteaza la intrarea portii SAU, cu alte cuvinte produsul respectiv participa la formarea sumei atunci valoarea intrarii este 1, altfel este ****. Pentru fiecare iesire de poarta SAU se precizeaza daca preluarea se face in forma directa sau complementara.

.....
.....
.....

Documentul complet de 57 pagini il poti citi daca il descarci din Biblioteca.RegieLive.ro

Imagini din documentul complet:

